

NAZIV PREDMETA		DIGITALNA I MIKROPROCESORSKA TEHNIKA													
Kod	SEL012	Godina studija	2.												
Nositelj/i predmeta	dr.sc. Barbara Džaja, v. pred.	Bodovna vrijednost (ECTS)	7												
Suradnici		Način izvođenja nastave (broj sati u semestru)	P	S	V	T									
			30		60										
Status predmeta	Obvezni	Postotak primjene e-učenja	50%												
OPIS PREDMETA															
Ciljevi predmeta	<ul style="list-style-type: none"> Osposobljavanje studenta za analizu i sintezu temeljnih logičkih sklopova Realizacija logičkih funkcija primjenom osnovnih logičkih sklopova Praktična znanja sinteze kombinacijskih i sekvenčijalnih digitalnih sklopova, te programabilnih struktura. Temeljna znanja iz arhitekture i organizacije mikroprocesora 														
Uvjeti za upis predmeta i ulazne kompetencije potrebne za predmet	Osnovne matematičke operacije i logika														
Očekivani ishodi učenja na razini predmeta (4-10 ishoda učenja)	<ol style="list-style-type: none"> Definirati osnovne logičke sklopove, Booleovu algebru, metode minimizacije logičkih funkcija, načine zapisivanja Booleovih funkcija, kombinacijske i sekvenčijalne sklopove, bistabile, digitalni automat, programabilne strukture. Opisati način rada kombinacijskih i sekvenčijalnih sklopova, funkcija te minimizacije. Odabrat prikladne metode realizacije i minimizacije sklopova. Prepoznati obrasce za realiziranje određenih sklopova te pogreške prilikom izrade sklopova. Sintetizirati odgovarajuće kombinacijske i sekvenčijalne sklopove. Ocijeniti vlastita rješenja, te pronaći greške. 														
Sadržaj predmeta detaljno razrađen prema satnici nastave	Tjedan	Sati	Oblik nastave	Tema											
	1.	2	Predavanja	Prikaz informacija u analognim i digitalnim sustavima. Brojevni sustavi.											
		2	Auditorne vježbe	Brojevni sustavi. Pretvorbe brojeva u različite brojevne sustave.											
		2	Laboratorijske vježbe	Vježba 1: Kodovi za detekciju i ispravljanje grešaka.											
	2.	2	Predavanja	Aritmetika po modulu. Booleova algebra.											
		2	Auditorne vježbe	Algebra logike. Booleova algebra. Vennovi i Veitchevi dijagrami.											
		2	Laboratorijske vježbe	Vježba 2: Operacije s Booleovom logikom. Modularna aritmetika.											
	3.	2	Predavanja	Osnovni logički sklopovi.											
		2	Auditorne vježbe	Normalni algebarski oblici. Minterm. Maksterm.											
		2	Laboratorijske vježbe	Vježba 3: Elementarni logički sklopovi.											
	4.	2	Predavanja	Normalni algebarski oblici i minimizacija normalnih oblika.											

		2	Auditorne vježbe	Potpuni disjunktivni normalni oblik. Potpuni konjunktivni normalni oblik. Minimizacija.
		2	Laboratorijske vježbe	Vježba 4: Postupak realizacije i minimizacije Booleove funkcije NI vratima.
5.		2	Predavanja	Minimizacija normalnih oblika i realizacija NI i NILI vratima.
		2	Auditorne vježbe	Postupak realizacije i minimizacije NILI vratima.
		2	Laboratorijske vježbe	Vježba 5: NI i NILI vrata.
6.		2	Predavanja	Kombinacijski sklopovi. Realizacija BF multiplekserom. Realizacija BF demultiplekserom.
		2	Auditorne vježbe	Realizacija Booleove funkcije multiplekserom i demultiplekserom.
		2	Laboratorijske vježbe	Vježba 6: Multiplekser. Demultiplekser.
7.		2	Predavanja	Multipleksersko demultiplekserska (MD) struktura.
		2	Auditorne vježbe	Realizacija BF MD strukturom.
		2	Laboratorijske vježbe	Vježba 7: Realizacija BF MD strukturom.
8.		2	Predavanja	Kolokvij
		2	Auditorne vježbe	Kolokvij
		2	Laboratorijske vježbe	Nadoknade vježbi
9.		2	Predavanja	Bistabili. Astabili. Monostabili.
		2	Auditorne vježbe	Sinteza bistabila, astabila i monostabila.
		2	Laboratorijske vježbe	Vježba 8: Realizacija bistabila.
10.		2	Predavanja	Memorije. Registri. Posmačni registri.
		2	Auditorne vježbe	Memorije. Registri. Posmačni registri.
		2	Laboratorijske vježbe	Vježba 9: Memorije. Registri. Posmačni registri.
11.		2	Predavanja	Realizacija BF programabilnim logičkim strukturama. FPGA.
		2	Auditorne vježbe	Realizacija BF programabilnim logičkim strukturama. FPGA.
		2	Laboratorijske vježbe	Vježba 10: Realizacija BF programabilnim logičkim strukturama. FPGA.
12.		2	Predavanja	Realizacija BF programabilnim logičkim strukturama. FPGA.
		2	Auditorne vježbe	Realizacija BF programabilnim logičkim strukturama. FPGA.

		2	Laboratorijske vježbe	Vježba 11: Realizacija BF programabilnim logičkim strukturama. FPGA.	
	13.	2	Predavanja	Osnovna struktura i arhitektura mikroprocesora.	
		2	Auditorne vježbe	Arhitektura mikroprocesora i upravljanje tokom informacije.	
		2	Laboratorijske vježbe	Vježba 12: Razvojno okružje AVR mikrokontrolera.	
	14.	2	Predavanja	Arhitektura mikrokontrolera.	
		2	Auditorne vježbe	Povezivanje mikrokontrolera s perifernim sklopovima.	
		2	Laboratorijske vježbe	Vježba 13: Temeljne asemblerske funkcije.	
	15.	2	Predavanja	Kolokvij	
		2	Auditorne vježbe	Kolokvij	
		2	Laboratorijske vježbe	Kolokvij iz laboratorija	
Vrste izvođenja nastave:	<input checked="" type="checkbox"/> predavanja <input type="checkbox"/> seminari i radionice <input checked="" type="checkbox"/> vježbe <input type="checkbox"/> on line u cijelosti <input checked="" type="checkbox"/> mješovito e-učenje <input type="checkbox"/> terenska nastava			<input type="checkbox"/> samostalni zadaci <input checked="" type="checkbox"/> multimedija <input checked="" type="checkbox"/> laboratorij <input type="checkbox"/> mentorski rad <input checked="" type="checkbox"/> demonstracijske vježbe	
Obveze studenata	<ul style="list-style-type: none"> • Obavljanje svih propisanih laboratorijskih vježbi. • Potvrda zaduženog nastavnog osoblja o uredno odrađenim i položenim svim kolokvijima iz laboratorijskih vježbi. Ocjena laboratorijskih vježbi sastavni je dio ukupne ocjene predmeta. • Nazočnost na predavanjima i auditorijskim vježbama u iznosu od najmanje 70% predviđene satnice (za izvanredne studente obveza je 50% nazočnosti). 				
Praćenje rada studenata (upisati udio u ECTS bodovima za svaku aktivnost tako da ukupni broj ECTS bodova odgovara bodovnoj vrijednosti predmeta):	Pohađanje nastave	3	Istraživanje	Praktični rad	
	Eksperimentalni rad		Referat	Demonstracijske vježbe	
	Esej		Seminarski rad	Samostalno učenje	3
	Kolokviji		Usmeni ispit	Konzultacije i završni ispit	1
	Pismeni ispit		Projekt	(Ostalo upisati)	
KONTINUIRANO VREDNOVANJE					
Ocenjivanje i vrednovanje rada studenata tijekom nastave i na završnom ispitu	Pokazatelji kontinuirane provjere			Uspješnost A_i (%)	Udjel u ocjeni k_i (%)
	Nazočnost i aktivnost na nastavi (pred. + vježbe)			70 - 100	0
	Laboratorijske vježbe			100	5
Studenti koji nisu položili ispit putem kolokvija polažu završni ispit koji se sastoji od praktičnog i teorijskog dijela. Isto vrijedi i za popravne ispite.					

ZAVRŠNA OCJENA		
Pokazatelji provjere - završni ispit (prvi i drugi ispitni termin)	Uspješnost A_i (%)	Udjel u ocjeni k_i (%)
Ispit zadataka (pisani i/ili usmeni)	50 - 100	20
Teorijski ispit (pisani i/ili usmeni)	50 - 100	75
Prethodne aktivnosti (uključuju sve pokazatelje kontinuirane provjere)	50 - 100	5
Pokazatelji provjere - popravni ispit (treći i četvrti ispitni termin)	Uspješnost A_i (%)	Udjel u ocjeni k_i (%)
Ispit zadataka (pisani i/ili usmeni)	50 - 100	20
Teorijski ispit (pisani i/ili usmeni)	50 - 100	75
Prethodne aktivnosti (uključuju sve pokazatelje kontinuirane provjere)	50 - 100	5

Ocjena (u postotcima) formira se temeljem svih pokazatelja koji opisuju razinu studentskih aktivnosti prema relaciji:

$$Ocjena (\%) = \sum_{i=1}^N k_i A_i$$

k_i - težinski koeficijent za pojedinu aktivnost,
 A_i - postotni uspjeh postignut za pojedinu aktivnost,
 N - ukupan broj aktivnosti.

ODNOS POLUČENOG USPJEHA I PRIPADNE OCJENE		
Postotak	Kriterij	Ocjena
od 50% do 61%	zadovoljava minimalne kriterije	dovoljan (2)
od 62% do 74%	prosječan uspjeh s primjetnim nedostatcima	dobar (3)
od 75% do 89%	iznadprosječan uspjeh s ponekom greškom	vrlo dobar (4)
od 90% do 100%	iznimani uspjeh	izvrstan (5)

Obvezna literatura (dostupna u knjižnici i putem ostalih medija)	Naslov	Broj primjeraka u knjižnici	Dostupnost putem ostalih medija
	1. Ožegović, J. Digitalna i mikroprocesorska tehnik, Veleučilište u Splitu, 2002.		Web izdanje (MOODLE)
	2. Ožegović, J. Digitalna i mikroprocesorska tehnik, upute za laboratorijske vježbe, Veleučilište u Splitu, 2001.		Web izdanje (MOODLE)

Dopunska literatura	<ol style="list-style-type: none"> 1. WEB predavanja 2. Peruško U., Glavinić V.: Digitalni sustavi, Školska knjiga, Zagreb, 2005. 3. Župan-Tkalić-Kunštić: Logičko projektiranje digitalnih sustava, Školska knjiga, Zagreb, 1984, 1995.
Načini praćenja kvalitete koji osiguravaju stjecanje utvrđenih ishoda učenja	<ul style="list-style-type: none"> • Evidencija pohađanja nastave i uspješnosti izvršenja ostalih obveza studenata (nastavnik). • Ažuriranje detaljnih izvedbenih planova nastave - DIP (nastavnik). • Nadzor izvođenja nastave (zamjenik pročelnika Odjela za nastavu, pročelnici odsjeka). • Kontinuirana provjera kvalitete svih parametara nastavnog procesa u skladu s Akcijskim planovima (pomoćnik pročelnika Odjela za kvalitetu). • Semestralno provođenje studentske ankete sukladno „Pravilniku o postupku studentskog vrednovanja nastavnog rada na sveučilištu u Splitu“ (UNIST, Centar za unaprjeđenje kvalitete).
Ostalo (prema mišljenju predlagatelja)	DIP-ovi predmeta nalaze se unutar sustava za podršku nastavi (MOODLE) i dostupni su studentima i nastavnicima Odjela. Skraćeni izvedbeni programi - IP (hrvatska i engleska inačica) su u cilju javnosti informiranja izravno dostupni na web stranicama Odjela.